

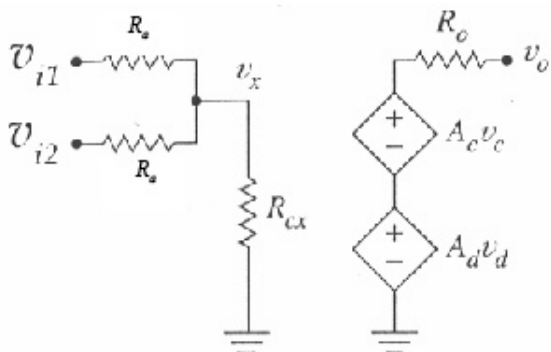
EXAMEN DE ELECTRÓNICA ANALÓGICA.- CONVOCATORIA 4-FEBRERO DE 2009
2º CURSO DE INGENIERÍA TÉCNICA EN ELECTRÓNICA INDUSTRIAL

APELLIDOS Y NOMBRE:

1ª PARTE DEL EXAMEN:

Pregunta 1.-

Sea el circuito de la figura:



Representa el modelo de un amplificador diferencial, con entradas v_{i1} y v_{i2}

Se pide En función de los valores del circuito:

1.1.- (1 p.) Definición de v_c . Definición de v_d

Demuestre cual es el valor de v_{i1} en función de v_c y v_d

1.2.- (1 p.) Definición de impedancia de entrada en modo común.

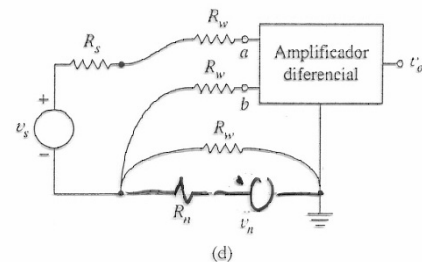
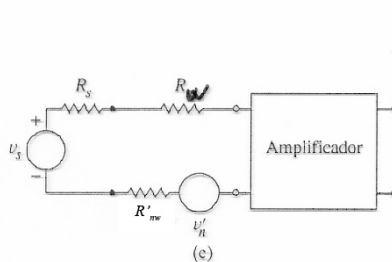
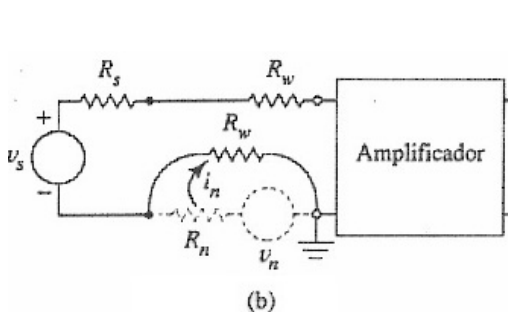
Demuestre cual es su valor en función de las resistencias del esquema.

1.3.- (1 p.) Definición de impedancia en modo diferencial

e impedancia en modo común. Demuestre cual es su valor en función de las resistencias del esquema.

Pregunta 2.-

Sean los circuitos de la figuras:



El circuito de la figura b representa una fuente de señal en serie con su resistencia interna (V_s, R_s), que modela la señal se un transductor remoto. Dicha fuente se conecta a través de dos hilos largos de resistencia R_w a un amplificador.

R_n y v_n modela una señal de ruido entre el terminal negativo del transductor(típicamente ruido procedente de la red de alterna de 50 Hz.y la referencia del amplificador. R_n suele ser de elevado valor (del orden de megohms), y v_n del orden de decenas de voltios

Se pide:

2.1) (1 p.) Justifique la equivalencia del circuito b y circuito c. Valor de R'_{wn} y v'_n

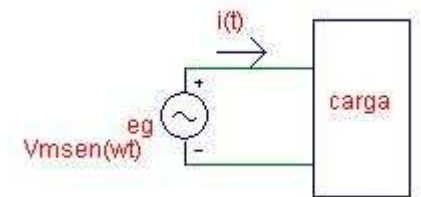
2.2) (2 p.) Explique clara y concisamente el efecto de dicha señal de ruido en la salida del amplificador. Si la señal de ruido v_n es de 50 Hz,¿qué habría que colocar a la entrada del amplificador para disminuir el efecto del ruido?: Un filtro paso bajo, una filtro pasa alto, un filtro pasa banda, o un filtro eliminador de banda.

2.3) (3 p.) Explique clara y concisamente como el circuito de la figura d consigue suprimir en la salida del amplificador el efecto de la fuente de ruido $v_n R_n$.

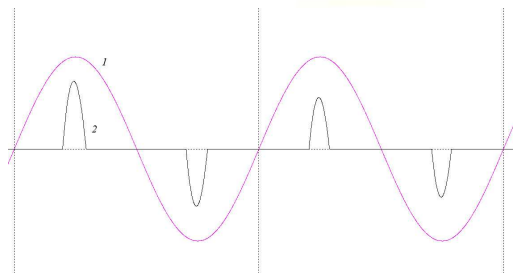
NOTA: Este el montaje que normalmente se emplea para amplificar la señal procedente de un transductor remoto. (Sistema a tres hilos y Amplificador diferencial.)

APELLIDOS Y NOMBRE:

Pregunta 3.- Sea una fuente de alterna senoidal (La tensión de red), a la cual hay conectada una carga, tal como se indica en la figura.



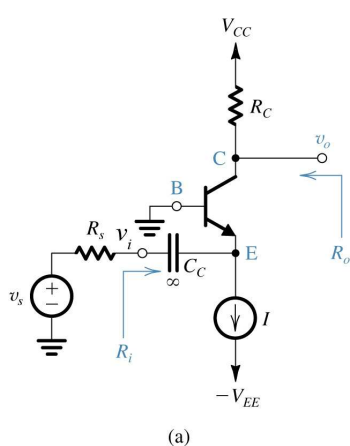
Mediante un osciloscopio digital, se captura la forma de onda de tensión 1 y la forma de onda de corriente $i(t)$ 2 (*¡ojo, es la corriente en el lado de alterna, no en el lado de continua!*), que resultan ser las de la figura. Se pide:



De las cargas que a continuación se enumeran, identifique cual o cuales de ellas pueden ser, y cuales no pueden ser, justificándolo, clara y concisamente y **dibujando** para cada uno de los casos, el circuito y la forma aproximada de la corriente en el lado de alterna.

- (1 p)** Carga con rectificación de doble onda (puente de diodos), con elemento resistivo puro en el lado de continua
 - (1 p)** Carga con rectificación monofásica de media onda con filtrado por capacidad.
 - (1 p)** Carga con rectificación monofásica de doble onda (puente de diodos) con filtrado con capacidad.
- (1 p)** Carga con rectificación monofásica de doble onda (puente de diodos) con filtrado por autoinducción y capacidad, sin interrupción de corriente.

Pregunta 4.- Sea el circuito de la figura:



I es una fuente de corriente constante implementada por un espejo de corriente. El transistor tiene las siguientes características: Ganancia β , Tensión Early V_A voltios, V_{BEQ} = tensión base emisor e la R.A.N.

Se pide: 1º) **(1 p.)** En ausencia de señal ($v_s=0$), expresión literal del punto de operación I_{CQ} , V_{CEQ}

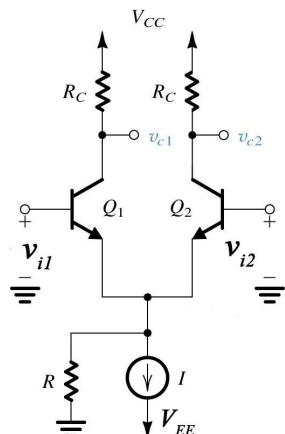
2º) **(1 p.)** Dibujar el circuito equivalente de alterna y el circuito incremental equivalente, teniendo en cuenta el valor de r_o (resistencia incremental de salida debida al efecto Early)

2.1.- **(2 p.)** Demostrar la expresión literal de la ganancia en tensión $A_v = v_o/v_i$

2.2.- **(2 p.)** Demostrar la expresión literal de la impedancia de entrada R_i .

2.3.- **(2 p.)** Demostrar cual es la impedancia de salida R_o con $v_s=0$

Pregunta 5.- Sea el par diferencial de la figura. Aplicando sucesivamente el principio de superposición, demostrar:



1º) **(1 p.)** En ausencia de señal, expresión literal del P.O. (I_{CQ} y V_{CEQ}) de los transistores. (Nota: Suponer que R es muy elevada a efectos del cálculo en continua).

2º) **(2 p.)** **Demostrar fehacientemente** cuales son los circuitos equivalentes en modo común y en modo diferencial, aplicando sucesivamente el principio de superposición.

3º) **(1 p.)** Demostrar la expresión literal de la ganancia en modo común

4º) **(1 p.)** Demostrar la expresión literal de la ganancia en modo diferencial

5º) **(1 p.)** Demostrar la expresión literal de la impedancia de entrada en modo común.

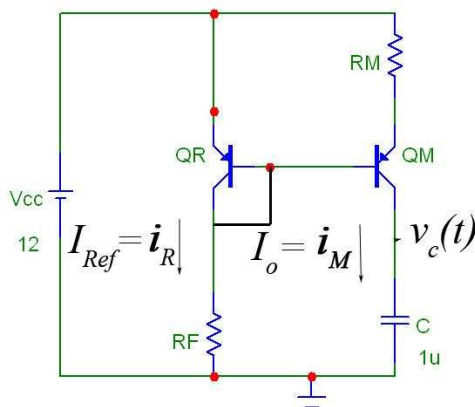
6º) **(1 p.)** Demostrar la expresión literal de la impedancia de entrada en modo común y la impedancia de entrada en modo diferencial.

EXAMEN DE ELECTRÓNICA ANALÓGICA.- CONVOCATORIA 4-FEBRERO DE 2009
2º CURSO DE INGENIERÍA TÉCNICA EN ELECTRÓNICA INDUSTRIAL

APELLIDOS Y NOMBRE:

2ª Parte .- PROBLEMAS

Problema 1.-Sea el circuito de la figura:



Se trata de una fuente de corriente Wildar implementada con transistores PNP. Los dos transistores son iguales y se encuentran a la misma temperatura.

La salida de colector de Q_M se utiliza para cargar una capacidad C , de 1 microfaradio, a corriente constante.

$V_{CC} = 12$ voltios. $V_T = 25$ mV . $\eta = 1$ $V_{EB,QR} = +0,7$ voltios

Nota: (¡Solamente la del transistor Q_R).

Se pide:

1º) (2 p.) Demostrar la expresión literal que relaciona I_o , I_{Ref} , V_T y R_M .

$$V_T \ln \left(\frac{I_{Ref}}{I_o} \right) = I_o R_M$$

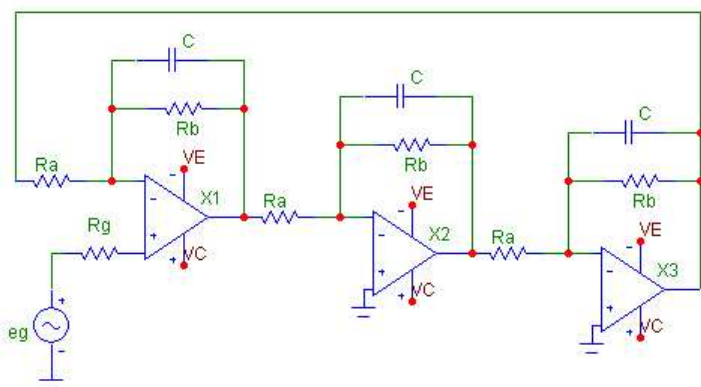
2º) (1 p.) Demostrar la expresión literal de I_{Ref} en función de V_{CC} , R_F y $V_{EB,QR}$

3º) (2 p.) Se desean diseñar los valores de R_M y R_F , para que a partir del momento que se conecta la alimentación (tensión inicial en la capacidad nula), la tensión v_c alcance los 5 voltios en 1 segundo.. Los valores de las resistencias no superarán los 47 kohm.

4º) (1 p.) Con los valores calculados, valor de V_{EB} del transistor Q_M .

5º) (2 p.) Si se coloca en terminales de la capacidad la sonda del osciloscopio, ($R = 1$ Megohm, $C = 30$ pf), explicar como se modifica el circuito, y cuanto tiempo le costaría ahora cargarse la capacidad a 5 voltios.

Problema 2.-



Sea el circuito de la figura.

Amplificadores operacionales ideales.

Se pide:

- 1) (2 p.) En ausencia de señal, encontrar la expresión literal de la función de transferencia de lazo abierto en función de s .
- 2) (2 p.) Para $s = j\omega$, encontrar la condición de fase y la condición de módulo para que el circuito en ausencia de señal oscile.
- 3) (1 p.) Si fijamos las

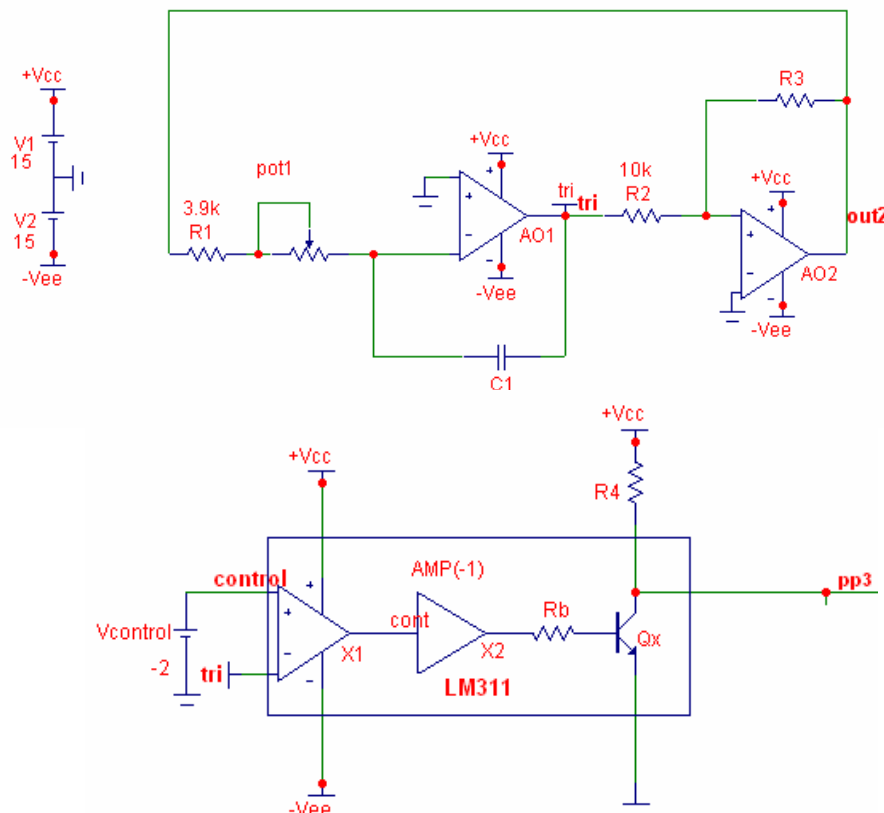
capacidades C a un valor de $0,1 \mu F$, calcular el valor de R_b , para que en su caso el circuito oscile a 1 KHz.

- 4) (1 p.) Calcular el valor de R_a , para que justamente la oscilación se mantenga.
- 5) (2 p.) Para valores de R_a que hacen que el sistema sea estable, calcular la expresión de la función de transferencia en lazo cerrado.

APELLIDOS Y NOMBRE:

Problema 3.-

Sea el circuito de la figura:



Circuito generador de onda triangular y control PWM

El conjunto formado por AO1 y AO2, implementan un generador de señales triangular y cuadrada, cuya frecuencia la podemos controlar ajustando el potenciómetro pot1. El AO1 está funcionando como un integrador, y AO2 como un comparador con histéresis, cuya banda se puede ajustar en función de la relación $R2/R3$, y de las tensiones de saturación del AO2.

El LM311, es un C.I. comparador de elevado S.R., con salida de transistor en colector y emisor abierto. Un modelo simplificado es el de la figura. El valor de R_b es el adecuado para garantizar que Q_x esté en corte o saturación

Con la alimentación de ± 15 voltios, la triangular que deseamos obtener aproximadamente es de ± 10 voltios de pico (V_p). En la entrada no inversora del comparador se aplica una tensión de control, que puede estar comprendida entre el valor de $+V_p$ y $-V_p$, si deseamos que el control de $\delta = \frac{T_{ON}}{T}$ en función

de $V_{control}$, sea lineal.

La salida en colector de Q_x será la señal de control a aplicar. El A.O.1 y el A.O.2 están integrados en el mismo C.I., cuyas características mas importantes son:

$V_{OS} = 10$ mv (Tensión de desviación a la entrada.)

$I_{OS} = 25$ pA (Corriente de desviación a la entrada)

$I_{BIAS} = 50$ pA (Corriente de polarización de las entradas)

$A_{VOL} = 100$ v/mv = 100.000 (Ganancia en modo diferencial en lazo abierto en continua)

$I_{SC} = 10$ mA (Corriente máxima antes de entrar la protección contra sobre corriente)

SR = 13 v/ μ s

EXAMEN DE ELECTRÓNICA ANALÓGICA.- CONVOCATORIA 4-FEBRERO DE 2009
2º CURSO DE INGENIERÍA TÉCNICA EN ELECTRÓNICA INDUSTRIAL

APELLIDOS Y NOMBRE:

$f_t = 4 \text{ Mhz.}$ $V_{\text{sat positiva}} = +15 \text{ voltios}$ $V_{\text{sat negativa}} = -15 \text{ voltios}$ (Alimentación a +15/-15 v.)

SE PIDE:

- 1º) Explicar breve y concisamente el funcionamiento cualitativo del circuito. **(2 puntos)**
- 2º) Empleando alimentación simétrica de +/-15 v., y suponiendo alcanzado el régimen periódico:
- Valor de la resistencia R3, para que el comparador con histéresis bascule a una tensión en su entrada de aproximadamente + 10 voltios, y bascule a saturación negativa cuando la tensión de entrada descienda a -10 voltios. **(1 punto)**
 - Expresión literal de la frecuencia, expresada en hercios, de la tensión en v(tri) en función de R1, Pot1, C1, R3, R2. **(2 puntos)**
 - Con el valor numérico de resistencia R3 elegido en el apartado a), se desea escoger Pot1, de tal forma que la frecuencia de la tensión v(tri), pueda ajustarse aproximadamente entre 1Khz y 20 Khz. En el laboratorio se disponen de potenciómetros lineales de 500, 1K, 5k, 10k, 50k, 100k, 500k, 1Meg. Elegir el mas adecuado. **(1 punto)**
 - ¿Aproximadamente, cuanto valdrá el valor eficaz de v(tri) **(1 punto)**
 - ¿Cómo afectaría la tensión de desviación a la entrada del A.O.1 $V_{OS} = 10 \text{ mv}$, en la respuesta del circuito?

Afectaría a los valores de pico de la triangular? **(1 punto)**

Afectaría a la frecuencia de la triangular? **(1 punto)**

Justifique las respuestas

3º) Tal como se observa en la figura, la señal triangular se lleva a la entrada inversora de un comparador, aplicándose en la entrada no inversora una tensión continua v_{control} . Cuando v_{control} es mayor que v_{tri} el transistor Q_X está a corte. En caso contrario está a saturación. Llamando T_{ON} al intervalo en el que $v(pp3)$ está a nivel alto, T_{OFF} al intervalo en el que $v(pp3)$ está a nivel bajo, y siendo T el periodo de la triangular. Y llamando $\delta = T_{ON}/T$, se pide:

Demostrar que δ vale : $\delta = \frac{1}{2} \left(1 + \frac{v_{\text{control}}}{V_P} \right)$ **(2 puntos)**

siempre que v_{control} no sobrepase los valores de $+V_P$ ó $-V_P$ (V_P =valor de pico de la triangular).

